

Examen de TP outils et langages de conception évolués

M1 ESET - EMEAE1J1

fcaignet@laas.fr

Exam VHDL Jeudi 14 dec 8h00 à 12h00 groupe G1. (13 étudiants)	
8h00	10h00
PRIFTI Henri	OUAHID Najwa
LAPLANCHE Lucas	LLOPIS Matthieu
ABDELLAOUI Aniss	PHRASAVATH Anthony
REZZAKI Fatima-Zahra	BOUAZIZ Meryam
AZZA Kooli	KHELIFI AHMED Yaniss
BOUHSAINI Nada	GUEDON Yassine
	HADJI Mohamed

Exam VHDL Jeudi 14 dec 13h30 à 17h30 groupe G2. (16 étudiants)	
13h30	15h30
NAFE	GAYRAUD
ESSANI	DAOUDI
RAHERIMANAMJOA Lova	NIRLO Alexandre
CAVARROC Manuel	NEGRE Alexis
KEMESSI Hamza	SAMHALLAH Yassir
HOUDA Khramuz	MOKTAR Amir
RITCHIE Bégué	DUCASSO Maxime
Rouly Daniel	SEVELY Florent