

Examen de TP outils et langages de conception évolués

M1 ESET - EMEAE1J1

fcaignet@laas.fr

Exam VHDL Jeudi 15 dec. (18 étudiants)	
13h30	15h30
OUARGA Mohammed	FADIL Salah-Eddine
BEY Mohamed reda	DIAHLOUL Cheibani
OUEDRAOGO Abdoul Rachid	ELMRABET Oussama
CLETON Corentin	CHARTON Trystan
ZHANG Cheng	AMROUS Nassima
LOUIS Maxime	CLAIN Antoine
HADJI HAZAD	Belahmar Yassine
YAZI Sarra	vernotte justine
MEKKI Abdessamed	AIT AMAR MEZIANE Amar

Exam VHDL Vendredi 16 dec. (15 étudiants)	
8h00	10h00
Baroun Nelda	haned mahmoud
kooli azza	soltani wahiba
El youssfi azeddine	GIPTIERE Sébastien
oumaziz amirouche	ISMAEL MOULID Abdillahi
Peyre Hugo	Pagés-Mounic Jeanne
PELLEREAU Joris	SIDIBE ALASSANE
ROBERT Sébastien	ANTCHOUET Xavier
CECCARELLI Romain	